

Projekt 4 – generowanie kodu

1. WSTĘP.

Celem niniejszego projektu jest wygenerowanie kodu. Generator kodu ma działać dla architektury Sparc'a. Więcej informacji o architekturze Sparc znaleźć można w książce *Weaver, Germond, „The Sparc Architecture Manual”*. Najprostszym w użyciu assemblerem Sparc'a jest nasze poczciwe GCC – informacje o tym, jak GCC można użyć jako assemblera, znaleźć można tutaj:

<http://www.cs.geneseo.edu/~baldwin/reference/gccasm.html>

2. SZCZEGÓŁY

Główne zadanie polega na wygenerowaniu „naiwnego” kodu dla kompilatora MinimL. Przez „naiwność” należy rozumieć to, że wygenerowany kod nie musi być przesadnie piękny, ani zoptymizowany – ma po prostu działać.

Razem z klasą generującą kod będziecie potrzebować przynajmniej trzy klasy: tablice symboli, klasę alokującą rejestry i klasę generującą nagłówki.